



Filter Status	0	Phase A Tune Phase Loss	FALSE	TRUE (D)
	1	Phase B Tune Phase Loss	FALSE	TRUE (D)
	2	Phase C Tune Phase Loss	FALSE	TRUE (D)
	3	Phase A Tune Current Unbal.	FALSE	TRUE (D)
	4	Phase B Tune Current Unbal.	FALSE	TRUE (D)
	5	Phase C Tune Current Unbal.	FALSE	TRUE (D)
	6	Phase A Tune Undercurrent	FALSE	TRUE (D)
	7	Phase B Tune Undercurrent	FALSE	TRUE (D)
	8	Phase C Tune Undercurrent	FALSE	TRUE (D)
	9	Phase A Tune Overcurrent	FALSE	TRUE (D)
	10	Phase B Tune Overcurrent	FALSE	TRUE (D)
	11	Phase C Tune Overcurrent	FALSE	TRUE (D)
	12	Under Temperature	FALSE	TRUE
	13	Over Temperature	FALSE	TRUE
	14	CPU Fault	FALSE (D)	FALSE (D)
	15	Tune Reactor Thermal SW	FALSE	TRUE (D)
	16	Reclose Limit	FALSE	TRUE (D)
	17	NCP Fault A	FALSE (D)	FALSE (D)
	18	NCP Fault B	FALSE (D)	FALSE (D)
19	Line Reactor Thermal SW	TRUE (D)	FALSE (D)	
Filter Line Status	32	Phase A Line Phase Loss	FALSE	FALSE (D)
	33	Phase B Line Phase Loss	FALSE	FALSE (D)
	34	Phase C Line Phase Loss	FALSE	FALSE (D)
	35	Phase A Overvoltage	FALSE (D)	FALSE (D)
	36	Phase B Overvoltage	FALSE (D)	FALSE (D)
	37	Phase C Overvoltage	FALSE (D)	FALSE (D)
	38	Frequency Mismatch	FALSE	TRUE (D)
	39	High Voltage THD	FALSE (D)	FALSE (D)
	40	Phase Rotation	FALSE (D)	FALSE (D)
Filter Load Status	48	Phase A Load Current Unbal.	FALSE	FALSE (D)
	49	Phase B Load Current Unbal.	FALSE	FALSE (D)
	50	Phase C Load Current Unbal.	FALSE	FALSE (D)
	51	Phase A Load Overcurrent	FALSE	FALSE (D)
	52	Phase B Load Overcurrent	FALSE	FALSE (D)
	53	Phase C Load Overcurrent	FALSE	FALSE (D)
<i>Default values marked with (D)</i>				

Address	Description	Default	New
540	Filter status A relay action enable bit mask	9	8
541	Filter status B relay action enable bit mask	49151	0
542	Line status relay action enable bit mask	71	0
543	Filter load status relay action enable bit mask	63	0
550	Filter status A tune contactor action enable bit mask	1	1
551	Filter status B tune contactor action enable bit mask	36863	49151
552	Line status tune contactor action enable bit mask	64	64
553	Load status tune contactor action enable bit mask	0	0